RBF-10 JUL. 1985

DISSIBLE SERVICE NOTES

SPECIFICATIONS

First Edition

Power Requirement **Current Draw**

40mA @9V -20dBm/1M Ω , -10dBm/47K Ω Input Level / Impedance : -20dBm/2K Ω , -10dBm/2K Ω Output Level / Impedance UNITY (0dB)

Gain

: More than 10K Ω Output Load Impedance

: Effect off: 15Hz-60kHz, $\frac{+0}{-3}$ dB Frequency Response

: Effect off: -100dBm LEVEL @-20dBm Residual Noise (IHF-A) Effect on: -98dBm LEVEL @-20dBm

Delay Time : 0.4ms-3.2ms

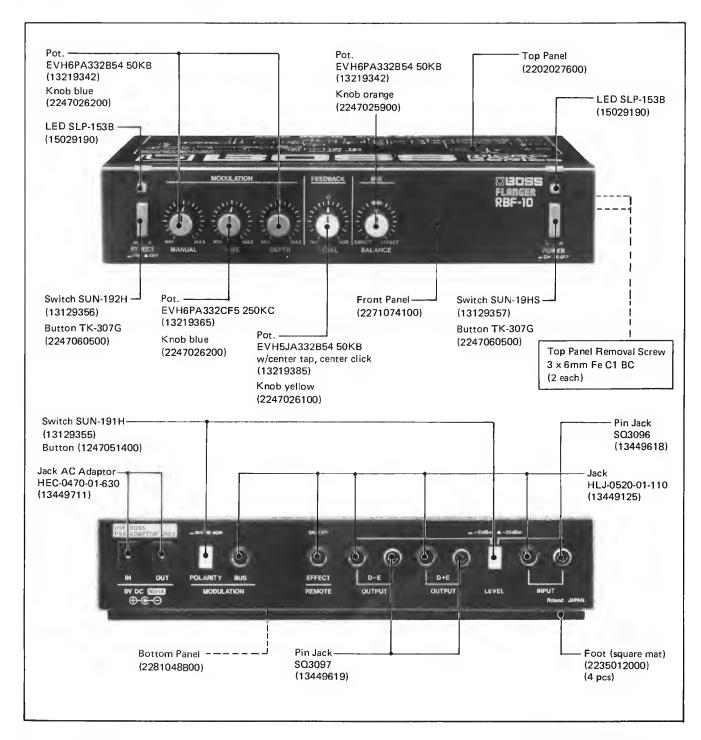
; 100ms-16s LFO/Rate

: 218 (W) x 46 (H) x 169 (D) mm Dimensions

8-9/16" (W) x 1-13/16" (H) x 6-11/16" (D)

9VDC (BOSS PSA-100, 120, 220 or 240)

Weight : 900 g/2 lbs.





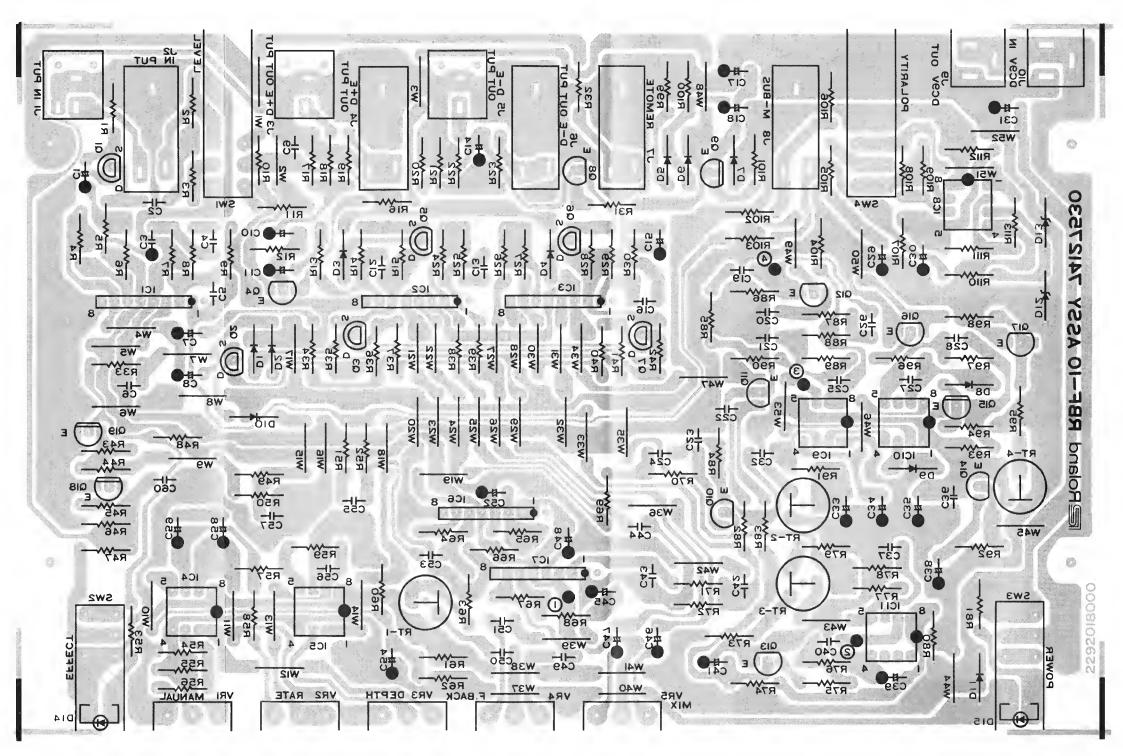
Printed in Japan BE-2 1

PARTS LIST

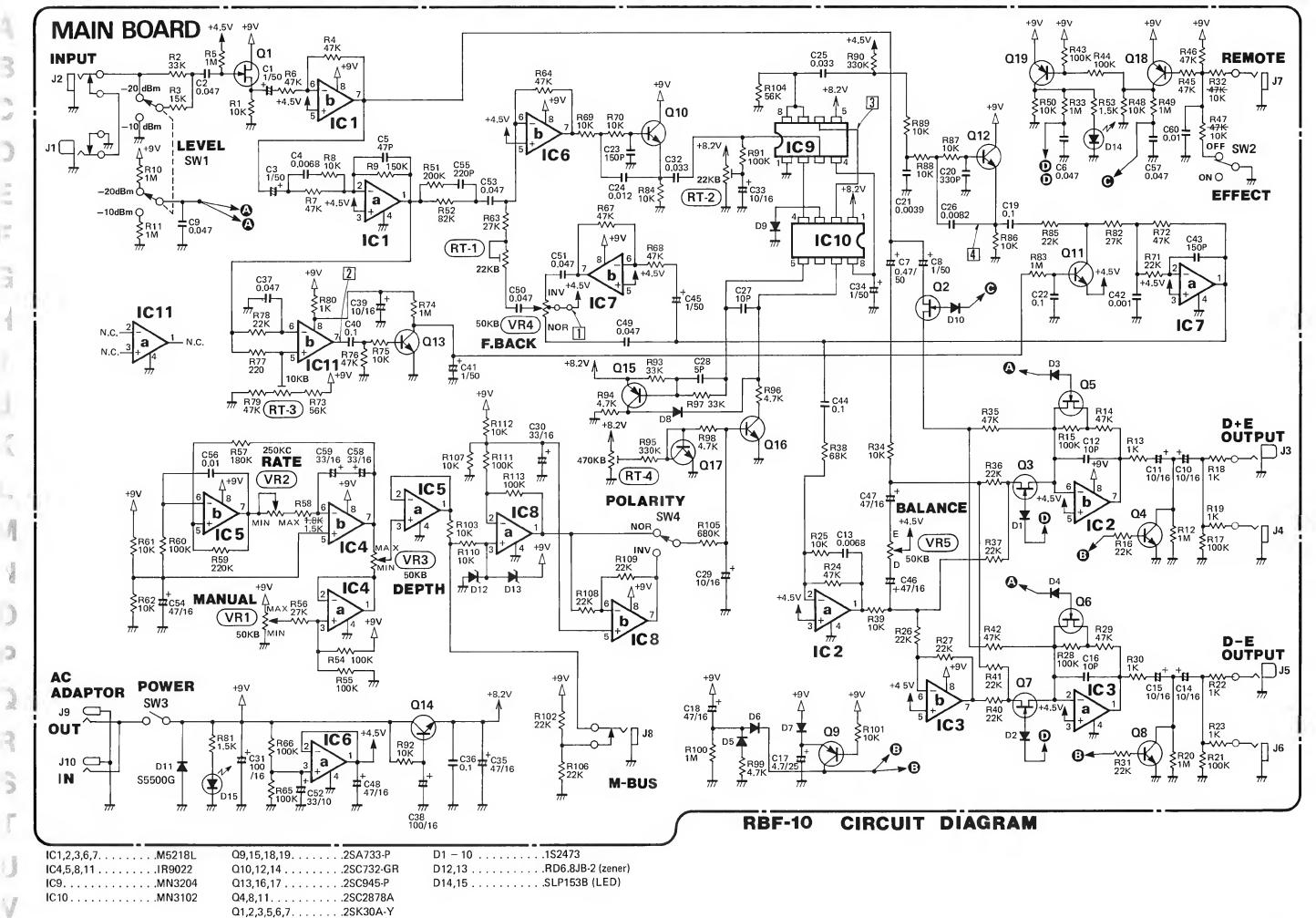
CASING			
2271074100	Front Panel		
2202027600	Top Panel		
2281048800	Bottom Panel		
2235012000	Foot (square m	mat)	
KNOB, BUT1	ron		
2247025900	Knob	orange	
2247026100	Knob	yellow	
2247026200	Knob	blue	
2247060500	Button	TK-307G	EFFECT/POWER
1247051400	Button		POLARITY/LEVEL (rear)
JACK			
13449125	HLJ-0520-01-1	10	
13449618	SQ-3096	with switch	pin jack
13449619	SQ-3097		pin jack
13449711	HEC-0470-01-63	30	AC adaptor
SWITCH			
13129355	SUN-191H		POLARITY/LEVEL (rear)
13129356	SUN-192H		EFFECT
13129357	SUN-19HS		POWER
PCB			
74127530	Main Board (po	сь 2292018000)	
	-	сь 2292018000)	
TRANSISTO	R	ев 2292018000)	
TRANSISTO 15119105	R 2SA733-P	ев 2292018000)	
TRANSISTO 15119105 15129104	R 2SA733-P 2SC732TM-GR	ев 2292018000)	
TRANSISTO 15119105 15129104 15129108	R 2SA733-P 2SC732TM-GR 2SC945-P	ев 2292018000)	
TRANSISTO 15119105 15129104 15129108 15129136	2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A	ев 2292018000)	ਜਜ ਜ
TRANSISTO 15119105 15129104 15129108 15129136 15139101	R 2SA733-P 2SC732TM-GR 2SC945-P	ев 2292018000)	FET
TRANSISTO 15119105 15129104 15129108 15129136 15139101 IC	R 2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y	ев 2292018000)	
TRANSISTO 15119105 15129104 15129108 15129136 15139101 IC 15189136	2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y	ев 2292018000)	Op amp
TRANSISTO 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0	2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y	ев 2292018000)	Op amp Op amp
TRANSISTO 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212	2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204	ев 2292018000)	Op amp Op amp 512-stage BBD
TRANSISTO 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0	2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y	ев 2292018000)	Op amp Op amp 512-stage BBD
TRANSISTON 15119105 15129104 15129108 15129136 15139101 IC 15189136 1518911500 15219212 15219210 DIODE	R 2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102	ев 2292018000)	Op amp Op amp 512-stage BBD
TRANSISTON 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212 15219210 DIODE 15019130	2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102	ев 2292018000)	Op amp Op amp 512-stage BBD BBD clock driver
TRANSISTON 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212 15219210 DIODE 15019130 15019209T0	R 2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102 1S2473 S5500G	ев 2292018000)	Op amp Op amp 512-stage BBD BBD clock driver
TRANSISTON 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212 15219210 DIODE 15019130 15019209T0 15019305	2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102 1S2473 S5500G RD6.8JB2	ев 2292018000)	Op amp Op amp 512-stage BBD BBD clock driver rectifier zener
TRANSISTO 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212 15219210 DIODE 15019130 15019209T0 15019305	R 2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102 1S2473 S5500G	ев 2292018000)	Op amp Op amp 512-stage BBD BBD clock driver rectifier zener
TRANSISTO 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212 15219210 DIODE 15019130 15019209T0 15019305	R 2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102 1S2473 S5500G RD6.8JB2 SLP-153B ETER	ев 2292018000)	Op amp Op amp 512-stage BBD BBD clock driver rectifier zener LED
TRANSISTOI 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212 15219210 DIODE 15019130 15019209T0 15019305 15029190 POTENTIOM	2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102 1S2473 S5500G RD6.8JB2 SLP-153B	50КВ	Op amp Op amp 512-stage BBD BBD clock driver rectifier zener LED
TRANSISTON 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212 15219210 DIODE 15019130 15019209T0 15019305 15029190	R 2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102 1S2473 S5500G RD6.8JB2 SLP-153B ETER	50KB 250KC	Op amp Op amp S12-stage BBD BBD clock driver rectifier zener LED MANUAL/DEPTH/BALANCE
TRANSISTON 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212 15219210 DIODE 15019130 15019209T0 15019305 15029190 POTENTIOM 13219342	2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102 1S2473 S5500G RD6.8JB2 SLP-153B ETER EVH6PA332B54 EVH6PA332CF5 EVH5JA332B54	50KB 250KC 50KB w/center ta	Op amp Op amp S12-stage BBD BBD clock driver rectifier zener LED MANUAL/DEPTH/BALANCE
TRANSISTON 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212 15219210 DIODE 15019130 15019209T0 15019305 15029190 POTENTIOM 13219342 13219365	R 2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102 1S2473 S5500G RD6.8JB2 SLP-153B ETER EVH6PA332B54 EVH6PA332CF5	50KB 250KC 50KB w/center ta	FET Op amp Op amp S12-stage BBD BBD clock driver rectifier zener LED MANUAL/DEPTH/BALANCE RATE p, center click LEVEL trimmer
TRANSISTON 15119105 15129104 15129108 15129136 15139101 IC 15189136 15189115C0 15219212 15219210 DIODE 15019130 15019209T0 15019305 15029190 POTENTIOM 13219342 13219365 13219385	2SA733-P 2SC732TM-GR 2SC945-P 2SC2878A 2SK30A-Y M5218L IR9022 MN3204 MN3102 1S2473 S5500G RD6.8JB2 SLP-153B ETER EVH6PA332B54 EVH6PA332CF5 EVH5JA332B54	50KB 250KC 50KB w/center ta	Op amp Op amp Op amp 512-stage BBD BBD clock driver rectifier zener LED MANUAL/DEPTH/BALANCE RATE p, center click LEVEL

MAIN BOARD

74127530 (pcb 2292018000)



View from foil side



7 - 30 - 12 - 15 15 18 19 20 21 22 23 14 25 31 27 28 38 31 31 11 12 31

ADJUSTMENT

調整

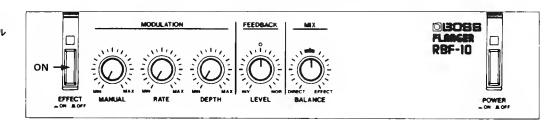
1. BBD CLOCK FREQUENCY

1. BBDクロック周波数

1-1. Set Controls.

1 - 1. セッティング。

Front 正面パネル



Rear 背面パネル POLARITY: NOR

- 1-2. Connect scope or counter to point [3].
- 1-3. Adjust RT-4 for 80kHz \pm 4kHz (13.2 μ s 11.9 μ s).
- 1-2. オシロスコープまたは周波数カウンタをポイント ③に接続する。
- 1-3. RT-4 を調整して周波数を 80 KHz ± 4 KHz (13.2 μs~11.9 μs) にする。

•••••••••••••••

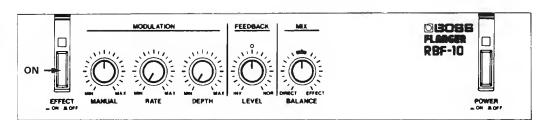
2. BBD BIAS

2. BBDバイアス

2-1. Set Controls.

2-1. セッティング。

Front 正面パネル

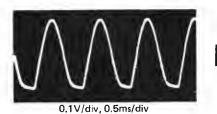


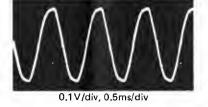
Rear 背面パネル

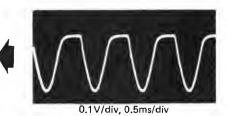
LEVEL: -20dBm POLARITY: NOR

- 2-2. Connect audio generator (AG) to INPUT jack and set AG for 1kHz, -8dBm, \(\cap \), wave.
- 2-3. Connect scope to point 4.
- 2-4. Adjust RT-2 for symmetrical waveforms.

- 2-2. オーディオ発振器をインプットジャックに接続し、 そのセッティングを1 KHz、-8 dBm、 ∧ ,彼に する。
- 2-3. オシロスコープをポイント国に接続する。
- 2-4. 波形の上下が対称になる様に RT-2を調整する。







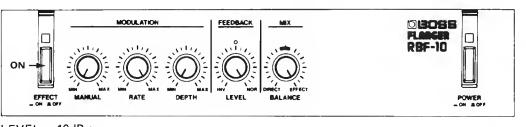
3. FEED BACK LEVEL

3. フィード・バック・レベル

3-1. Set Controls.

3-1. セッティング。

Front 正面パネル



Rear 背面パネル

LEVEL: -10dBm POLARITY: NOR **RBF-10** JUL. 1985

- 3-2. Connect AC voltmeter to D+E OUTPUT jack.
- 3-3. Connect audio generator to INPUT jack and set AG for -30dBm, \bigwedge , wave. Sweep AG between 800Hz and 1kHz and set it to the frequency at which the waveform shows maximum amplitude.
- 3-4. Adjust RT-1 so that D+E OUTPUT level is 0dBm ±
- 3-2. 交流電圧計をアウトプットD+Eジャックに接続 する。
- 3-3. オーディオ発振器をインプットジャックに接続し、 そのセッティングを-30 dBm、 ↑ /波にする。 周波数を800Hz~1KHzの間で可変させ、ア ウトプット D+Eの出力が最大の点に設定する。
- 3-4. RT-1 を調整して、アウトプットD+Eの出力 を0 dBm ± 0.5 dBにする。

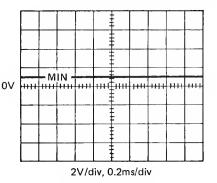
4. ノイズ・ゲート・スレッショルド・レベル

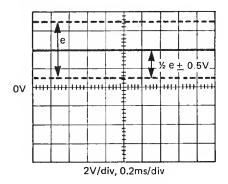
4-1. Connect scope to point 2 (IC11 pin 7).

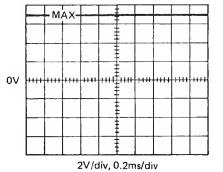
4. NOISE GATE THRESHOLD LEVEL

- 4-2. Turning RT-3, note the extreme readings on the
 - Adjust RT-3 for 1/2 the full level shift ± 0.5 V.
- 4-1. オシロスコープをポイント[2]に接続する。
- 4-2. 半固定 RT-3 を回してポイント 2 でのレベルの 最大値と最小値を読み取る。

RT-3を $\frac{1}{2}$ (最大値-最小値) ± 0.5 Vに調整する。





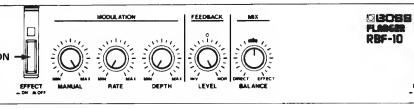


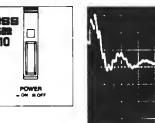
CHECKING

1. D+E OUTPUT NOR FEEDBACK

Connect AG to INPUT jack. AG: 0.2Vp-p, 50Hz, □ wave

オーディオ発振器をインプットジャックに接続する。





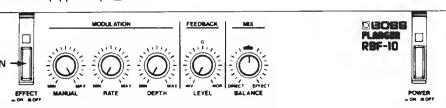
100mV/div, 2ms/div

2. D+E OUTPUT INV FEEDBACK

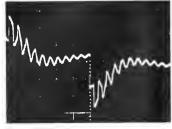
Connect AG to INPUT jack. AG: 0.2Vp-p, 50Hz, **□** wave

LEVEL: -10dBm POLARITY: NOR

オーディオ発振器をインプットジャックに接続する。







100mV/div, 2ms/div

POLARITY: NOR